

題目：半導體先進製程研發的困難與挑戰

----- 技術開發 & 投資成本 & 應用方向

講員：蔡成宗 博士

學歷：國立交通大學 電子物理所博士

現職：聯華電子 研發技術處長

經歷：

茂矽電子/ R&D Device Characterization

聯嘉電子/ Fab Process Integration

聯華電子/ATD_Logic/ ATD_Exploratory Technology

ITRS_PIDS Taiwan co-chair

VLSI_TSA program committee member/section chair

摘要：

隨著摩爾定律逐漸瀕臨極限，半導體先進製程研發也面臨前所未見的困難與挑戰，除了技術本身的難度外，也面臨著龐大的資本支出與應用方向的選擇，本講題將針對目前半導體進入 10nm and beyond 後，由技術開發 & 投資成本 & 應用方向 三大面向進行探討與分析，