

國立清華大學IC設計技術中心

2015年春季成果發表會

國立清華大學【IC設計技術研發中心】成立於2001年，多年來以從事前瞻學術研究、培育一流人才、促進台灣IC設計產業競爭力為職志。本中心成員超過20名教授及250名研究生，研究領域廣泛包括【資訊、通訊、生醫、車用、綠能、雲端運算、物聯網】之IC設計、IC設計自動化與測試技術、嵌入式系統架構與編譯器軟體設計技術等。本成果發表會內容包括【5G通訊、車用編譯器軟體、微小化雷達晶片、生醫電路與訊號處理、先進晶片設計與測試方法】等技術之最新趨勢與研發成果，誠摯地邀請您一同探索未來【跨界智慧電子】科技的新風貌。

- 活動時間 || 104.03.24 (二) 09:50~16:50
- 活動地點 || 清華大學台達館璟德講堂
- 報名時間 || 免報名費，即日起至104.03.20(五)止
- 報名網址 || <http://dtc.web.nthu.edu.tw/files/87-1008-8.php>

* 活動現場設有實體成果展示，歡迎各界有興趣人士報名與會



時間	議程	主講者
09:50~10:20	報到	
10:20~10:30	開幕致詞	吳誠文 副校長
Session 1	Special Topics	
10:30~11:00	特邀演講 - PAPR Reduction and ICI Cancellation for OFDM-Based Wireless Communications	王晉良 教授
11:00~11:30	繪圖處理器編譯器最佳化技術	李政崑 教授
11:30~12:00	CMOS寬頻雷達與生醫訊號處理系統	黃元豪 教授
12:00~13:30 Lunch-Time Panel	從創新、創業、到創投 - 清華創業家協會 師生創業的好夥伴 - 萌芽功能中心	智慧電子產學橋接計畫
Session 2	Circuits & Systems for Biomedical Applications	
13:30~14:00	睡眠呼吸障礙之居家監測系統	黃柏鈞 教授
14:00~14:30	Wireless Healthcare: Electronics, System, and Algorithms	馬席彬 教授
14:30~15:00	行動氣味偵測的發展	鄭桂忠 教授
15:00~15:20	Coffee Break	
Session 3	Advanced Design Methodologies and Tools	
15:20~15:50	On Refining Row-based Detailed Placement for Triple Patterning Lithography	王廷基 教授
15:50~16:20	Software and Hardware Platforms for Many-Core Systems	黃稚存 教授
16:20~16:50	Cell-Based Phase-Locked Loop Compiler	黃錫瑜 教授