
台積電- 陳威利 副處長

講題：從台積電的角度看半導體產業趨勢與機會

演講日期：104/12/14(一)

演講時間：下午 1:30 - 3:00

演講地點：台達館 103 室

簡歷

副處長

設計法則及服務行銷專案

台積電設計暨技術平台

陳威利於公元 2000 年加入台積電，目前是該公司設計暨技術平台設計法則及服務行銷專案的副處長。他掌管台積電與整個生態系統夥伴的合作與管理。該公司屢獲殊榮的參考設計流程，以及 EDA 自動化設計工具認證計劃等，都是這個項目的重大成果。

他在半導體產業擁有超過 20 年的工作經驗，包括了晶片設計，設計流程的開發，設計自動化，技術管理，一直到市場行銷。

陳威利擁有美國加州大學聖塔巴巴拉分校 (UC Santa Barbara) 的電機工程碩士學位。。

摘要

台積電位居全球晶圓代工產業龍頭、世界最重要的半導體業者之一，能有這樣的成功絕非偶然。

每一代的製程技術提供更好的競爭優勢，卻也伴隨著新的設計技術挑戰。

如何大幅降低客戶面臨的設計進入門檻，進而快速採用台積電的先進製來設計出最具競爭力的產品以在市場上搶得商機，顯得格外重要。

台積電領先業界推出了開放創新平台(Open Innovation Platform)。藉著與電子設計自動化(EDA)和矽智財(IP)夥伴在設計法則與矽智財上的創新，成功解決了各種技術挑戰。

一方面幫助客戶取得市場競爭優勢，另一方面也奠定了台積電在設計技術上的領導地位。

我們邀請您一同來了解台積電開放創新平台生態系統(OIP Ecosystem) 致勝的關鍵，並與您分享從台積電的角度看產業的趨勢與機會。